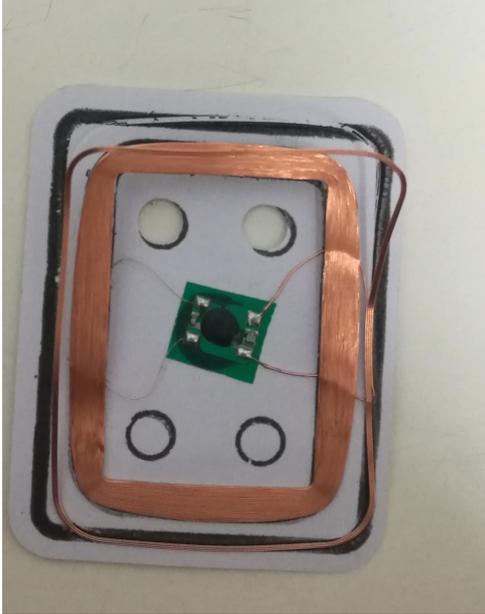
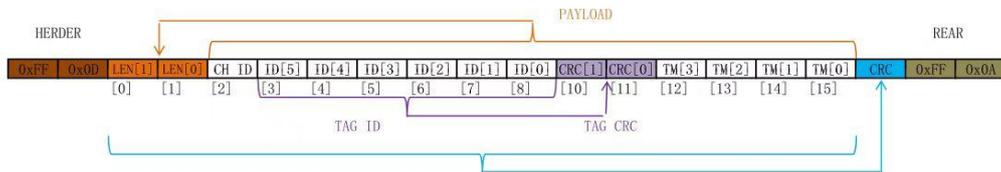


## 关于双频芯片（晶元）的开发说明

1、125kHz 低频线圈、6.8MHz 高频线圈和芯片连接到一起，以 1.8mm 塑料卡片形式封装：



2、芯片 ID 号说明：



注释：

- 1、数据为16进制格式，以0xFF0D开头，以FF0A结尾
- 2、Payload数据中当存在0xFF时，会在0xFF之后插入了0x00，所以如果接收到0xFF+0x00，则需要去掉后面的0x00，保留0xFF
- 3、CH ID为0x00或者0x01，用于区分读头上的两个天线
- 4、ID[5:0]为48bit标签数据
- 5、CRC[1:0]为16bit标签校验数据
- 6、TM[3:0]为32bit时间信息，单位ms，开机初始或者发令之后清零
- 7、CRC为8bit校验码， $CRC = LEN[1] \oplus LEN[0] \oplus \dots \oplus TM[1] \oplus TM[0]$

3、仅开发芯片晶圆也可以，制作成完成的成品（晶圆+双频线圈+分装）也可以，主要看费用和周期。