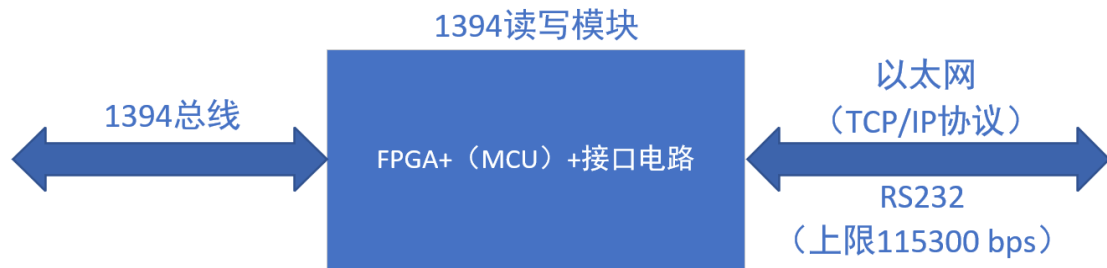


需求文档			
软件环境 (如无特殊要求, 建议主流开发环境即可):		winxp、win7、win10	
开发语言:	由设计人员自行确认	要哪些东西 (例: 实物程序原理图等):	实物样品 完整电路图 完整程序
硬件环境:	FPGA	交付日期 (如果分阶段, 请注明日期):	项目启动 4 周内, 可协商。
详细需求描述			
<p>设计一套与 1394 总线的通讯协议、编码相匹配的读写模块 (包括硬件电路及软件), 可以由我们对挂在 1394 总线上的设备进行控制与数据交换。</p> <ol style="list-style-type: none"> 1、需要对 1394 协议的编码比较熟悉, 并用 FPGA 进行解析处理。 2、模块最好提供 RS232 (波特率上限 115200 bps) 或以太网接口用于测试。 3、提供一套可以正常工作的模块样品。 <p>这是设备上的 1394 接口。</p> 			

这是转换模块的功能示意图



以上为项目的初步基本要求，后续技术细节需要详谈。

项目实施过程的一些说明：

- 1、可能会需要我们提供测试数据、进行数据验证等工作，对此我们会予以支持配合。
- 2、需要你们提供转换模块样品，用于现场通讯数据的验证。