# 可配置内存控制器

## 项目要求：

1. DDR4/LPDDR4 初始化步骤错误信息输出；
2. 模式寄存器配置信息输出；
3. DDR4/LPDDR4时序参数配置；
4. 内存芯片电压配置；
5. 支持一定频率范围2400MHz-3200MHz的DDR4/LPDDR4内存芯片；
6. 使用不同的测试算法对ALL Bank进行读写等操作；