芯片要求：8脚封装带DA输入，内置时钟振荡，工作电压5V。

功能要求：

1. 输入口
2. 保护输入口1个，高电平有效。
3. 中断输入口1个，低电平有效。
4. DA输入口两个，识别电压0.3-3V，位数不要求，可分10档以上即可。
5. 输出口
6. 两个，两个输出口和两个输出入分为A，B两组，即A输入检测对应A输出，B输入检测对应B输出。两组功能相同，分别工作。输出口低电平0，高电平为1。
7. 程序要求
8. 当中断输入口输入低电平时，检测两个DA输入口，将输入口的电压值转换为对应输出口的输出高电平时间，输入口低于0.3V，输出口低电平；输入口0.3~3V就转换成输出1-11mS的高电平时间。到时间后转为低电平。
9. 输入口低于0.3V识别为关闭状态，持续低电平输出。高于0.3V为开机状态，输出最少1mS高电平时间，0.3V-3V为1-11mS对应增加。输出最长时间为11mS。
10. 任意时候只要保护输入口触发高电平，马上关闭输出，即两个输出口持续低电平，直至关闭电源重新上电。

举例：

1. 当输入口为1V，中断口低电平后输出口输出高电平约3.6mS后输出低电平。
2. 当输入口为2V，中断口低电平后输出口输出高电平约7.3mS后输出低电平。
3. 当输入口为3V，中断口低电平后输出口输出高电平约11mS后输出低电平。
4. 在开机状态，每次中断口低电平输出口都要切换高电平，如果上一次的高电平时间没到又再次触发那么就是持续输出高电平。