硬件采集板介绍：8通道的24bit ADC采集八路信号，ADC采样率可配置为250sps-16ksps，以250sps为例子，250sps意思是每秒采集250次，每采集一次采集到8通道的数据总共8\*24bit=192bit。USB2.0芯片是**CY7C68013**，传输数据位宽为8bit，所以每通道的ADC数据要拆成3个8bit数据传输，所以数据传输大约是这样的：下位机一次送8bit数据到**CY7C68013**芯片，一个通道的数据分三次传输完成，采集8个通道的数据就要分24次传输完成，一次采样传输完成，接着传输下一次的采样数据，传输速率与ADC采样率有关系，如果每秒采集250次，速率就是250\*8\*24=48kbit/s。

**要求：**从采集板上传到PC的数据流里面提取出8路ADC数据并绘制波形曲线，八通道的数据都需要实时显示并且实时更新曲线，各个通道数据需要能存储（存到txt文件）。由于采集板一次传8bit，一个通道的一个数据位宽是24bit，需要传输3次才能完整的传输（注意数据是先传最高的8位，其次传中间的8位，最后传最低的8位，上位机接收数据时需要注意一下），采集到的数据有正有负，所以都是补码形式上传的。

**我目前已经调试好了下位机，下位机可以正常工作，可以正常通信。可正常传输数据到PC，CY7C68013的固件和驱动都已调试好，就差一个显示8路数据曲线的上位机。**